

November 10, 2020

Errata sheet

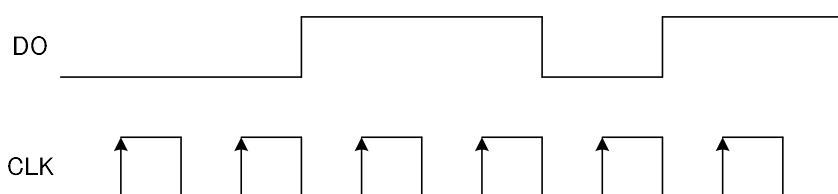
Model name: STD-503

このエラーシートは、STD-503 の受信時においてクロック信号に発生する既知の問題について説明します。

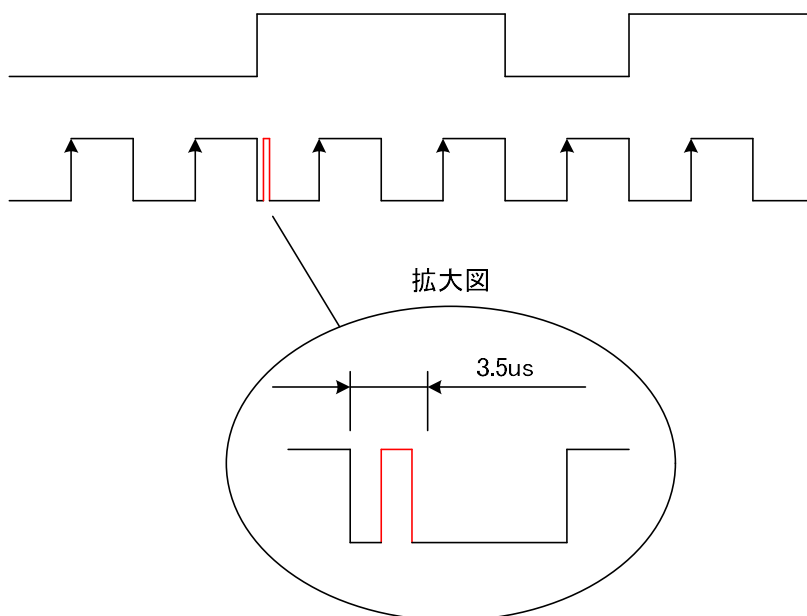
STD-503 の受信データとクロックのタイミングについては、オペレーションガイドの 11 章にて下図のとおりクロック (CLK) の立ち上がりエッジで受信データ (DO) を読み込むよう説明があります。

受信データとクロックのタイミング

クロック (CLK) の立ち上がりエッジで受信データ (DO) を読み込んで下さい。



ここで、受信状況によっては CLK の立下り後 3.5 us の間に以下のような短いパルスが発生する場合があります。



この短いパルスの立ち上がりエッジでデータを読み込むと、正しくないデータを読み込むことになります。お客様のシステムにおいて、このパルスによる誤検出を回避するような処理を組み込んで頂きますようお願いいたします。

なお、送信データのセット時において、このパルスは発生しません。

お問い合わせ先

株式会社 サーキットデザイン 営業部
e-mail: technical@circuitdesign.jp
Tel: 0263-82-1024 Fax: 0263-82-1016
www.circuitdesign.jp

改版履歴

Date	Description
Nov. 10, 2020	初版発行